

日 本 国 特 許 庁  
PATENT OFFICE  
JAPANESE GOVERNMENT

JC997 U.S. PTO  
09/887635  
06/22/01

別紙添付の書類に記載されている事項は下記の出願書類に記載されて  
る事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed  
with this Office.

出 願 年 月 日  
Date of Application:

2000年 6月23日

出 願 番 号  
Application Number:

特願2000-188773

出 願 人  
Applicant(s):

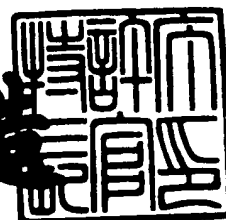
ソニー株式会社

CERTIFIED COPY OF  
PRIORITY DOCUMENT

2001年 4月13日

特許庁長官  
Commissioner,  
Patent Office

及 川 耕 造



出証番号 出証特2001-3030705

【書類名】 特許願

【整理番号】 0000018702

【提出日】 平成12年 6月23日

【あて先】 特許庁長官殿

【国際特許分類】 H04N 7/24

【発明者】

【住所又は居所】 東京都品川区北品川6丁目7番35号 ソニー株式会社  
内

【氏名】 近藤 哲二郎

【発明者】

【住所又は居所】 東京都品川区北品川6丁目7番35号 ソニー株式会社  
内

【氏名】 野出 泰史

【発明者】

【住所又は居所】 東京都品川区北品川6丁目7番35号 ソニー株式会社  
内

【氏名】 藤原 孝芳

【特許出願人】

【識別番号】 000002185

【氏名又は名称】 ソニー株式会社

【代表者】 出井 伸之

【代理人】

【識別番号】 100082131

【弁理士】

【氏名又は名称】 稲本 義雄

【電話番号】 03-3369-6479

【手数料の表示】

【予納台帳番号】 032089

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9708842

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 画像処理装置および方法

【特許請求の範囲】

【請求項 1】 入力画像を記憶する記憶手段と、

前記記憶手段に記憶された前記入力画像から特定の特徴を有する特徴画像を抽出する抽出手段と、

前記抽出手段により抽出された前記特徴画像と、前記入力画像に基づいて、前記特徴画像の動きを検出する検出手段と、

前記特徴画像の動きに基づいて、前記特徴画像と前記入力画像を、位置を合わせて合成する合成手段と

を備えることを特徴とする画像処理装置。

【請求項 2】 前記記憶手段は、前記合成手段により合成された画像を記憶する

ことを特徴とする請求項 1 に記載の画像処理装置。

【請求項 3】 前記合成手段は、前記特徴画像の動きに応じて、前記特徴画像と前記入力画像の間で位置合わせを行う位置合わせ手段とを備え、

前記位置合わせ手段による位置合わせ結果に基づいて、前記入力画像と前記特徴画像を合成する

ことを特徴とする請求項 1 に記載の画像処理装置。

【請求項 4】 前記合成手段は、画素毎に、前記入力画像と前記特徴画像との重み付け加算を行う

ことを特徴とする請求項 1 に記載の画像処理装置。

【請求項 5】 前記特徴画像は、前記特徴画像の周辺の画像と異なる動きをする

ことを特徴とする請求項 1 に記載の画像処理装置。

【請求項 6】 前記特徴画像の画素密度は、前記入力画像の画素密度より高い

ことを特徴とする請求項 1 に記載の画像処理装置。

【請求項 7】 前記特徴画像の画素密度は、前記入力画像の画素密度と同じ

である

ことを特徴とする請求項 1 に記載の画像処理装置。

【請求項 8】 前記検出手段は、前記抽出手段により抽出された前記特徴画像を基準として、動きベクトルを検出する

ことを特徴とする請求項 1 に記載の画像処理装置。

【請求項 9】 前記位置合わせ手段は、前記特徴画像の位相をシフトさせることにより、前記特徴画像と前記入力画像の位置合わせを行う

ことを特徴とする請求項 3 に記載の画像処理装置。

【請求項 10】 前記位置合わせ手段は、前記入力画像の位相をシフトさせることにより、前記特徴画像と前記入力画像の位置合わせを行う

ことを特徴とする請求項 3 に記載の画像処理装置。

【請求項 11】 前記位置合わせ手段は、前記特徴画像の画素密度が、前記入力画像の画素密度より高くなるように、前記特徴画像と前記入力画像の位置合わせを行う

ことを特徴とする請求項 3 に記載の画像処理装置。

【請求項 12】 前記抽出手段は、抽出した前記特徴画像を出力する

ことを特徴とする請求項 1 に記載の画像処理装置。

【請求項 13】 前記検出手段は、検出した前記動きを、前記特徴画像の動きとして出力する

ことを特徴とする請求項 1 に記載の画像処理装置。

【請求項 14】 入力画像を記憶する記憶ステップと、

前記記憶ステップに記憶された前記入力画像から特定の特徴を有する特徴画像を抽出する抽出ステップと、

前記抽出ステップの処理で抽出された前記特徴画像と、前記入力画像に基づいて、前記特徴画像の動きを検出する検出ステップと、

前記特徴画像の動きに基づいて、前記特徴画像と前記入力画像を、位置を合わせて合成する合成ステップと

を含むことを特徴とする画像処理方法。

【発明の詳細な説明】

【0 0 0 1】

【発明の属する技術分野】

本発明は、画像処理装置および方法に関し、特に、画像上の特定領域を正確に抽出することができるようにした、画像処理装置および方法に関する。

【0 0 0 2】

【従来の技術】

従来、画像中の特徴のある部分を抽出する技術として、画像からその特徴を用いて抽出する方式が考案されてきた。

【0 0 0 3】

例えば、画像中のテロップを抽出する場合、テロップは、背景に比べて輝度値が大きく、エッジが急峻であるという特徴があることから、それらの特徴を利用して抽出される。なお、テロップの抽出についての方法は、本出願人が先に出願した、特開平 8 - 3 3 1 4 5 6 号公報に開示されている。

【0 0 0 4】

【発明が解決しようとする課題】

しかしながら、テロップの輝度の大きさやエッジの急峻の度合いと似かよった画像が、背景に含まれている場合、正確に、テロップを抽出することができない課題があった。

【0 0 0 5】

本発明はこのような状況に鑑みてなされたものであり、例えば、テロップを正確に抽出することができるようにするものである。

【0 0 0 6】

【課題を解決するための手段】

本発明の画像処理装置は、入力画像を記憶する記憶手段と、記憶手段に記憶された入力画像から特定の特徴を有する特徴画像を抽出する抽出手段と、抽出手段により抽出された特徴画像と、入力画像に基づいて、特徴画像の動きを検出する検出手段と、特徴画像の動きに基づいて、特徴画像と入力画像を、位置を合わせて合成する合成手段とを備えることを特徴とする。

【0 0 0 7】

記憶手段は、合成手段により合成された画像を記憶することができる。

【0008】

合成手段は、特徴画像の動きに応じて、特徴画像と入力画像の間で位置合わせを行う位置合わせ手段とを備え、位置合わせ手段による位置合わせ結果に基づいて、入力画像と特徴画像を合成することができる。

【0009】

合成手段は、画素毎に、入力画像と特徴画像との重み付け加算を行うことができる。

【0010】

特徴画像は、特徴画像の周辺の画像と異なる動きをすることができる。

【0011】

特徴画像の画素密度は、入力画像の画素密度より高くすることができる。

【0012】

特徴画像の画素密度は、入力画像の画素密度と同じくすることができる。

【0013】

検出手段は、抽出手段により抽出された特徴画像を基準として、動きベクトルを検出することができる。

【0014】

位置合わせ手段は、特徴画像の位相をシフトさせることにより、特徴画像と入力画像の位置合わせを行うことができる。

【0015】

位置合わせ手段は、入力画像の位相をシフトさせることにより、特徴画像と入力画像の位置合わせを行うことができる。

【0016】

位置合わせ手段は、特徴画像の画素密度が、入力画像の画素密度より高くなるように、特徴画像と入力画像の位置合わせを行うことができる。

【0017】

抽出手段は、抽出した特徴画像を出力することができる。

【0018】

検出手段は、検出した動きを、特徴画像の動きとして出力することができる。

本発明の画像処理方法は、入力画像を記憶する記憶ステップと、記憶ステップに記憶された入力画像から特定の特徴を有する特徴画像を抽出する抽出ステップと、抽出ステップの処理で抽出された特徴画像と、入力画像に基づいて、特徴画像の動きを検出する検出ステップと、特徴画像の動きに基づいて、特徴画像と入力画像を、位置を合わせて合成する合成ステップとを含むことを特徴とする。

#### 【 0 0 1 9 】

本発明の画像処理装置および画像処理方法においては、入力画像が記憶され、記憶された入力画像から特定の特徴を有する特徴画像が抽出され、抽出された特徴画像と、入力画像に基づいて、特徴画像の動きが検出され、特徴画像の動きに基づいて、特徴画像と入力画像が、位置が合わされて合成される。

#### 【 0 0 2 0 】

##### 【発明の実施の形態】

図 1 は、本発明を適用した画像処理装置の構成例を示している。この画像処理装置は、入力された入力画像から、例えば、テロップなどの、背景と異なる動きをするという特徴のある画像（以下、特徴画像と称する）を抽出することができる。

#### 【 0 0 2 1 】

画像処理装置に入力された入力画像は、ディレイ回路 1 1 および動きベクトル検出回路 1 5 に供給される。ディレイ回路 1 1 は、供給された入力画像を、後述する合成回路 1 2 乃至位相シフト回路 1 6 での処理に要する時間分だけ遅延させ、合成回路 1 2 に供給する。これにより、後述する合成回路 1 2 において、入力画像と、それに対応する画像が合成されるようになる。

#### 【 0 0 2 2 】

合成回路 1 2 は、ディレイ回路 1 1 から供給される入力画像と、位相シフト回路 1 6 から供給される、位相がシフトされた、蓄積メモリ 1 3 に蓄積されている蓄積画像とを合成するとともに、合成した画像を、蓄積メモリ 1 3 に供給する。

#### 【 0 0 2 3 】

蓄積メモリ 1 3 は、合成回路 1 2 から供給された画像を蓄積して、蓄積画像を



生成するとともに、それを、抽出回路 1 4 および位相シフト回路 1 6 に供給する。

【 0 0 2 4 】

抽出回路 1 4 は、蓄積メモリ 1 3 から供給される蓄積画像上から、特徴画像を抽出し、抽出した特徴画像の画像データとその表示位置を動きベクトル検出回路 1 5 に供給する。

【 0 0 2 5 】

動きベクトル検出回路 1 5 には、入力画像と、抽出回路 1 4 からの特徴画像（正確には、その画像データと表示位置）が入力される。動きベクトル検出回路 1 5 は、抽出回路 1 4 からの特徴画像と、入力画像内における特徴画像に対応する画像領域との間の動きベクトルを検出し、その検出結果を位相シフト回路 1 6 に供給する。

【 0 0 2 6 】

位相シフト回路 1 6 は、動きベクトル回路 1 5 からの動きベクトルに基づいて、蓄積メモリ 1 3 からの蓄積画像の位相をシフトさせ、合成回路 1 2 に供給する。

【 0 0 2 7 】

図 2 は、抽出回路 1 4 の構成例を示している。なお、この場合、特徴画像として、テロップが抽出される場合の構成例を示している。

【 0 0 2 8 】

蓄積メモリ 1 3 から供給された蓄積画像は、エッジ検出回路 3 1、レベル検出回路 3 2、およびテロップ判定回路 3 3 のそれぞれに供給される。

【 0 0 2 9 】

エッジ検出回路 3 1 は、蓄積画像の所定のエリア毎に、エッジ処理を施し、エッジの急峻度を検出し、その検出結果を、テロップ判定回路 3 3 に供給する。

【 0 0 3 0 】

レベル検出回路 3 2 は、入力画像の所定のエリア（エッジ検出回路 3 1 でのエッジ検出処理が施されるエリア）毎に、例えば、輝度のレベルを検出し、その検出結果を、テロップ判定回路 3 3 に供給する。

## 【 0 0 3 1 】

テロップ判定回路 3 3 は、エッジ検出回路 3 1 からのエッジの急峻度、およびレベル検出回路 3 2 からのレベル値に対して、閾値判定を行い、それらの両方が所定の閾値より高いと判定した蓄積画像上のエリアをテロップであると判定する。テロップは、通常、高い急峻度また高いレベル値を有するので、このようにそれぞれの値を閾値判定することにより、テロップを検出することができる。

## 【 0 0 3 2 】

テロップ判定回路 3 3 は、テロップであると判定したエリアの画像データと、その表示位置を、蓄積画像から取得し、動きベクトル検出部 1 5 と外部に出力する。

## 【 0 0 3 3 】

なお、以上においては、テロップを抽出する場合の抽出回路 1 4 の構成例を示したが、特徴画像としてのオブジェクトを抽出することができる他の構成を有することもできる。

## 【 0 0 3 4 】

次に、画像処理装置の動作について説明する。なお、特徴画像として、テロップを抽出する場合を例として説明する。

## 【 0 0 3 5 】

例えば、入力画像（フィールド）の入力が開始されており、蓄積メモリ 1 3 には、すでに蓄積画像が蓄積されている状態において、新たな入力画像（以下、フィールド A と称する）の画像データが入力されると、抽出回路 1 4 は、蓄積メモリ 1 3 に蓄積されている蓄積画像から、図 2 を参照して説明した方法で、テロップであると判定したエリアの画像データとその表示位置を動きベクトル検出回路 1 5 に供給する。

## 【 0 0 3 6 】

動きベクトル検出回路 1 5 は、抽出回路 1 4 からの特徴画像と、フィールド A 上の、その特徴画像の表示位置に対応する位置の画像における動きベクトルを検出し、その検出結果を、位相シフト回路 1 6 に供給する。

## 【 0 0 3 7 】

位相シフト回路16は、図3(A)に示すように、フィールドAおよび蓄積画像上のテロップ部分の画素の位相が一致するように、動きベクトル検出回路15からの動きベクトルに基づいて、蓄積メモリ13から供給された蓄積画像の位相をシフトさせる。この場合、フィールドAおよび蓄積画像上のテロップ以外の領域の画像（以下、背景画像と称する）の画素の位相は、例えば、図4(A)に示すように、反転してしまう場合もある。

## 【0038】

位相シフト回路16は、位相をシフトされた蓄積画像を合成回路12に供給する。

## 【0039】

合成回路12は、ディレイ回路11からのフィールドAと、位相シフト回路16からの蓄積画像を、下記の式に従って合成し、蓄積メモリ13に供給する。

## 【0040】

$$\text{合成値} = (\text{入力画像の画素値} \times N + \text{蓄積画像の画素値} \times M) / (N + M)$$

N, Mは、係数である。

## 【0041】

すなわち、入力画像と蓄積画像が、画素単位で重み付け加算され、ここで得られた合成値は、蓄積メモリ13に供給される画像の画素値となる。

## 【0042】

この例の場合、テロップ部分では、図3(A)に示したように、入力画像の画素と蓄積画像の画素の位相が一致するので、図3(B)に示すように、入力画像と蓄積画像が合成される。すなわち、合成後においても、入力画像のレベル分布（凹凸）が保持される。

## 【0043】

一方、背景画像において、蓄積画像の位相がシフトされた結果、図4(A)に示すように入力画像の画素と蓄積画像の画像の位相が反転してしまった場合、合成後の画像においては、そのレベル分布が、図4(B)に示すように、平坦になる。

## 【0044】

蓄積メモリ 1 3 は、合成回路 1 2 から供給された画像を蓄積し、抽出回路 1 4 に供給する。抽出回路 1 4 は、蓄積メモリ 1 3 から供給された画像から、テロップであると判定した領域の画像を抽出する。

## 【 0 0 4 5 】

抽出回路 1 4 には、画素の画素値のレベル分布が、図 3 (B) に示すように、入力画像のレベル分布と同様の状態となっているテロップと、画素の画素値のレベル分布が、図 4 (B) に示すように平坦化されている背景画像からなる画像が、供給される。すなわち、テロップからは、背景画像に比べ、より高い急峻度およびより高いレベル値が検出されるので、抽出回路 1 4 は、正確にテロップを抽出することができる。

## 【 0 0 4 6 】

なお、以上においては、テロップ部分において、入力画像と蓄積画像の画素の位相が一致するようにして、合成する場合を例として説明したが、図 5 (A) に示すように、テロップ部分において、入力画像と蓄積画像の画素の位相を、所定の位相分だけずれるようにして、合成することもできる。この場合、テロップ部分の画素は、図 5 (B) に示すように、高密度化される。一方、背景画像の画素値は、同様に、平均化されるので、上述した場合と同様に、テロップを正確に抽出することができる。

## 【 0 0 4 7 】

また、この例の場合、特徴画像の画素は、高密度化されているので、入力画像の画素の密度と異なるので、動きベクトル検出回路 1 5 は、以下に説明する方法で動きベクトルを検出することになる。

## 【 0 0 4 8 】

ここでは、図 6 (A) に示す、1 枚の画像（入力画像に相当する画像）P a と、図 6 (C) に示す、画像 P a に対して高密度（垂直方向に画素数 4 倍）の画像（特徴画像に相当する画像）P b との間で動きベクトルを検出する場合を例として説明する。なお、図 6 において、実線は、いわゆるラインを表し、そこには図示せぬ画素が配置されている。一方、図中、点線には、ライン間隔を 4 等分するものであり、そこには画素は存在しない。

## 【 0 0 4 9 】

はじめに、高密度の画像  $Pb$  (図 6 (C)) は、図 6 (B) に示すように、ライン位置が画像  $Pa$  と一致する画像  $Pb1$ 、その画像  $Pb1$  に対してライン位置が 1 ライン分下側にずれた画像  $Pb2$ 、その画像  $Pb2$  に対してライン位置が 1 ライン分下側にずれた画像  $Pb3$ 、およびその画像  $Pb3$  に対してライン位置が 1 ライン分下側にずれた画像  $Pb4$  に分解される。

## 【 0 0 5 0 】

次に、図 7 (A) に示すような、基準ブロック  $Ba$  ( $5 \times 5$ ) が、画像  $Pa$  の所定の位置 (例えば、特徴画像の表示位置に対応する位置) に設定される。また、図 7 (B) に示すような、基準ブロック  $Ba$  と同一の大きさでかつ同一の形状の参照ブロック  $Bb$  が、画像  $Pb1$  乃至画像  $Pb4$  のうちの、例えば、画像  $Pb1$  上に、画像  $Pa$  上に設定された基準ブロック  $Ba$  と同じ位置 (以下、基準位置と称する) に設定される。

## 【 0 0 5 1 】

次に、基準ブロック  $Ba$  内の画像  $Pa$  の画素の画素値と、基準位置に設定された参照ブロック  $Bb$  内の画像  $Pb1$  の画素の画素値との差分 (絶対値) が算出され、その絶対値和 (合計値) が算出される。そして、参照ブロック  $Bb$  は、図 8 に示すように、画像  $Pb1$  上において、基準位置を中心に、左右方向および上下方向に、それぞれ 1 画素毎に順次移動され、その移動位置での参照ブロック  $Bb$  内の画像  $Pb1$  の画素の画素値と、基準ブロック  $Ba$  内の画像  $Pa$  の画素の画素値との差分の絶対値和が算出される。そして、算出された各絶対値和が参照ブロック  $Bb$  の移動位置に対応する位置に配置されたテーブルが生成される。

## 【 0 0 5 2 】

例えば、参照ブロック  $Bb$  が、基準位置に対して左右方向に 2 画素毎、そして上下方向に 1 画素毎ずれて移動する場合、 $5 \times 3$  個の絶対値和が算出され、図 9 (A) に示すようなテーブル  $T1$  が生成される。例えば、テーブル  $T1$  の絶対値和  $X0$  は、参照ブロック  $Bb$  が、基準位置 (基準ブロック  $Ba$  と同じ位置) に設定されたときに算出された絶対値和である。すなわち、絶対値和  $X0$  の配置位置は、基準ブロック  $Ba$  の中心画素に対応する位置である。

## 【 0 0 5 3 】

以上のように、画像 P b1 に参照ブロック B b が設定されて、テーブル T1 が生成されると、参照ブロック B b は、この度は、画像 P b2 乃至画像 P b4 にそれぞれ設定され、それぞれの場合におけるテーブル T2 乃至 T4 が生成される。

## 【 0 0 5 4 】

テーブル T2 には、参照ブロック B b が画像 P b2 に設定された場合に算出された各絶対値和が、テーブル T1 に配列されている絶対値和の位置に対して、1 列分下側に配列されている。

## 【 0 0 5 5 】

テーブル T3 には、参照ブロック B b が画像 P b3 に設定された場合に算出された各絶対値和が、テーブル T2 に配列されている絶対値和の位置に対して、1 列分下側に配列されている。テーブル T4 には、参照ブロック B b が画像 P b4 に設定された場合に算出された各絶対値和が、テーブル T3 に配列されている絶対値和の位置に対して、1 列分下側に配列されている。

## 【 0 0 5 6 】

次に、以上のように生成されたテーブル T1 乃至テーブル T4 が合成され、図 9 (B) に示すようなテーブル T0 が生成される。すなわち、テーブル T0 には、 $5 \times 3 \times 4$  個の絶対値和が配置されている。

## 【 0 0 5 7 】

次に、テーブル T0 を構成する絶対値和の最小値が検出され、その絶対値和を与えた参照ブロック B b が検出される。そして、基準ブロック B a の中心画素（画像 P a の画素）の位置から、その絶対値和を与える参照ブロック B b の中心画素（画像 P b1 乃至画像 P b4 のいずれかの画像の中心画素）の位置へのベクトルが動きベクトルとして検出される。

## 【 0 0 5 8 】

以上のような方法により、画像の情報密度が異なる場合においても動きベクトルを検出することができる。なお、この方法については、本出願人が先に出願した特開平 1 1 - 0 3 4 8 1 4 号に開示されている。

## 【 0 0 5 9 】

また、以上においては、蓄積画像の位相をシフトさせる場合を例として説明したが、入力画像の位相をシフトさせることもできる。図 1 0 は、蓄積画像に代わり、入力画像の位相をシフトされる場合の画像処理装置の構成例を示している。

#### 【 0 0 6 0 】

この画像処理装置においては、図 1 のディレイ回路 1 1 が取り除かれ、入力画像は、動きベクトル検出回路 1 5 の他、位相シフト回路 1 6 に供給される。また、蓄積回路 1 3 は、蓄積画像を、位相シフト回路 1 6 に代えて、合成回路 1 2 に供給する。

#### 【 0 0 6 1 】

位相シフト回路 1 6 は、この例の場合、入力画像と蓄積画像上の特徴画像の画素の位相が、図 3 (A) または図 5 (A) に示すような関係になるように、入力画像の位相をシフトさせ、合成回路 1 2 に供給する。

#### 【 0 0 6 2 】

合成回路 1 2 は、位相シフト回路 1 6 から供給された、位相がシフトされた入力画像と、蓄積メモリ 1 3 からの蓄積メモリを合成し、蓄積メモリ 1 3 に供給する。

#### 【 0 0 6 3 】

この例の場合においても、画素の画素値のレベル分布が保持された、または高密度化された特徴画像と、画素の画素値が平坦化された背景画像からなる画像が、抽出回路 1 4 に供給されるので、抽出回路 1 4 は、特徴画像を正確に抽出することができる。

#### 【 0 0 6 4 】

また、以上においては、抽出回路 1 4 が、蓄積メモリ 1 3 の後段に 1 つだけ設けられている場合を例として説明したが、図 1 1 に示すように、もう 1 つの抽出回路 2 1 を、合成回路 1 2 の前段に設けることができる。図 1 1 の例では、図 1 のディレイ回路 1 1 に代えて、抽出回路 2 1 が設けられている。

#### 【 0 0 6 5 】

抽出回路 2 1 は、抽出回路 1 4 と同様の構成を有し、入力画像から、例えば、テロップと判定した画像を合成回路 1 2 に供給する。合成回路 1 2 は、抽出回路

21からの特徴画像と、位相シフト回路16からの蓄積画像を合成して、蓄積メモリ13に供給する。

【0066】

また、以上においては、特徴画像としてテロップを抽出する場合を例として説明したが、背景画像と動きが異なるオブジェクトでもよい。

【0067】

【発明の効果】

本発明の画像処理装置および画像処理方法によれば、入力画像を記憶し、記憶した入力画像から特定の特徴を有する特徴画像を抽出し、抽出した特徴画像と、入力画像に基づいて、特徴画像の動きを検出し、特徴画像の動きに基づいて、特徴画像と入力画像を、位置を合わせて合成するようにしたので、精度良く特徴画像を抽出することができる。

【図面の簡単な説明】

【図1】

本発明を適用した画像処理装置の構成例を示すブロック図である。

【図2】

図1の抽出回路14を示すブロック図である。

【図3】

図1の合成回路12の動作を説明する図である。

【図4】

図1の合成回路12の動作を説明する他の図である。

【図5】

図1の合成回路12の動作を説明する他の図である。

【図6】

図1の抽出回路14の動作を説明する図である。

【図7】

基準ブロックBaおよび参照ブロックBbを説明する図である。

【図8】

参照ブロックBbの移動を説明する図である。



【図 9】

テーブル T を説明する図である。

【図 1 0】

本発明を適用した画像処理装置の他の構成例を示すブロック図である。

【図 1 1】

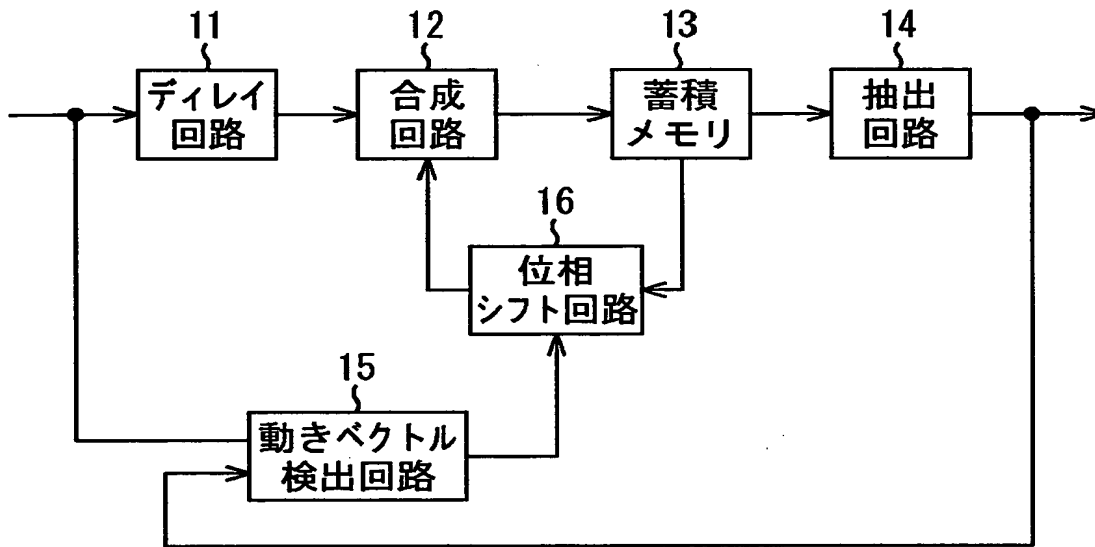
本発明を適用した画像処理装置の他の構成例を示すブロック図である。

【符号の説明】

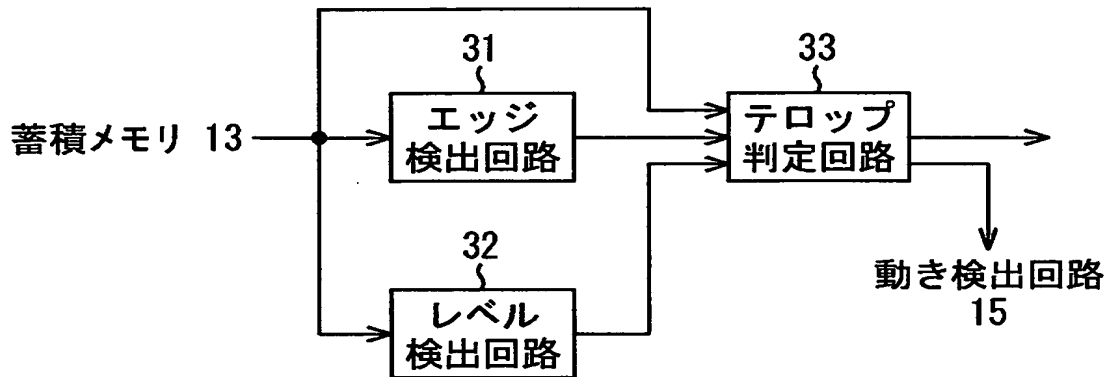
1 1    デイレイ回路,    1 2    合成回路,    1 3    蓄積メモリ,    1 4    抽出回路,  
1 5    動き検出回路,    1 6    位相シフト回路,    2 1    抽出回路

【書類名】 図面

【図 1】

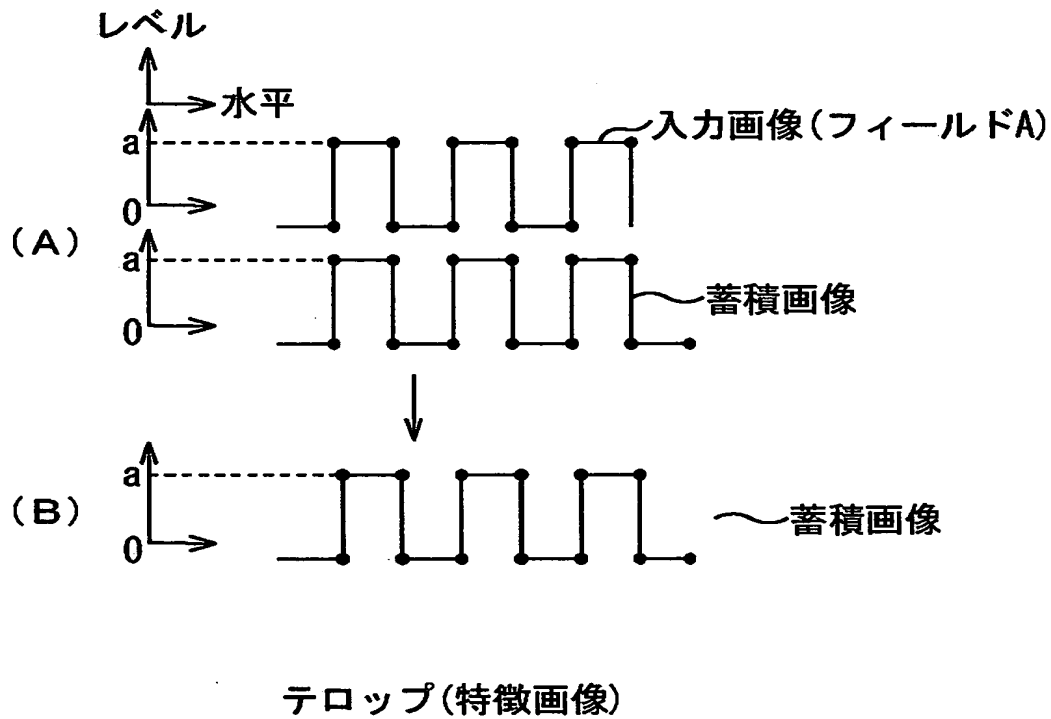


【図 2】

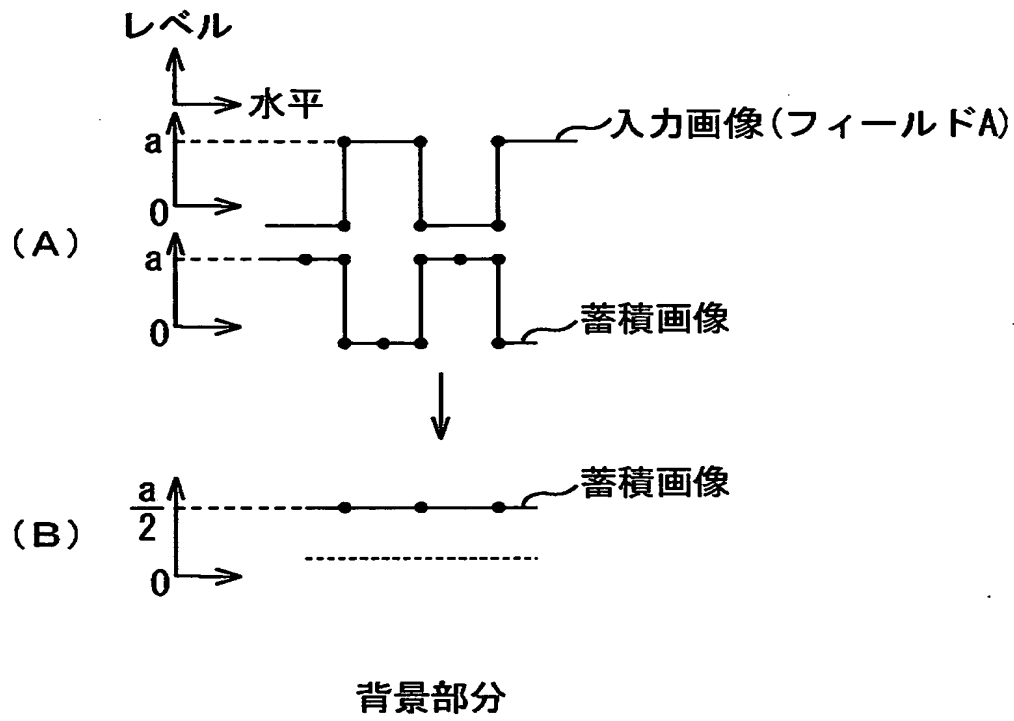


抽出回路 14

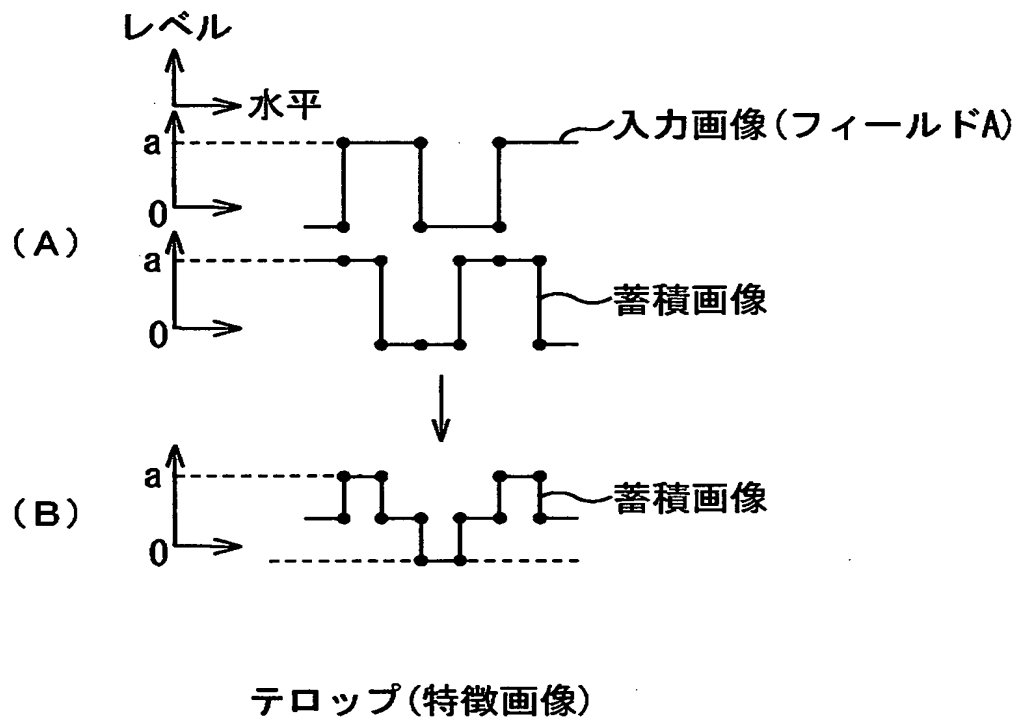
【図 3】



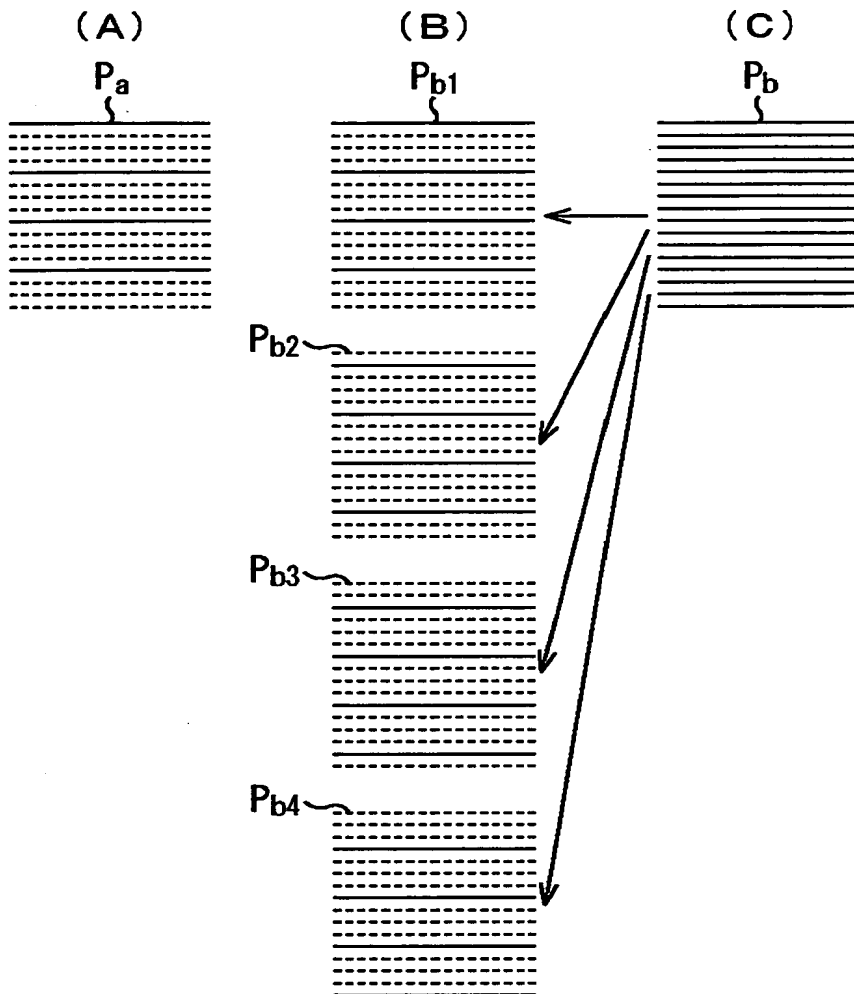
【図 4】



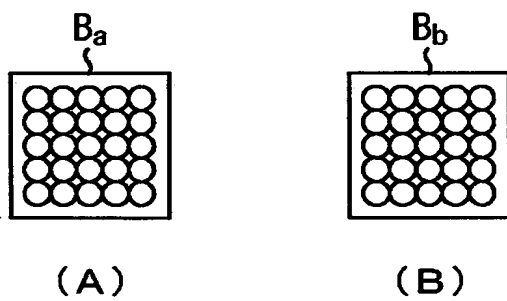
【図 5】



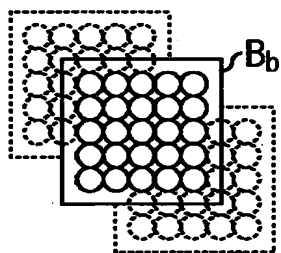
【図 6】



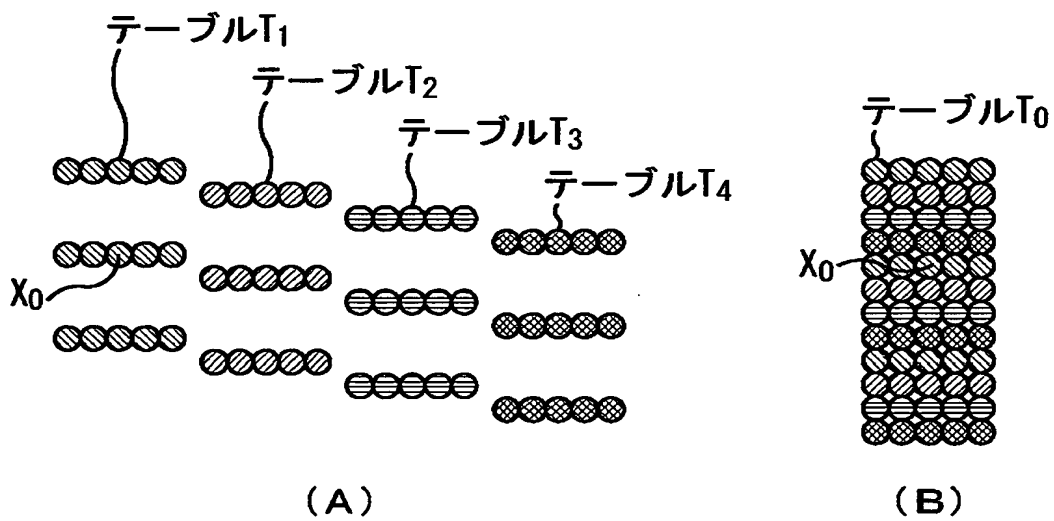
【図 7】



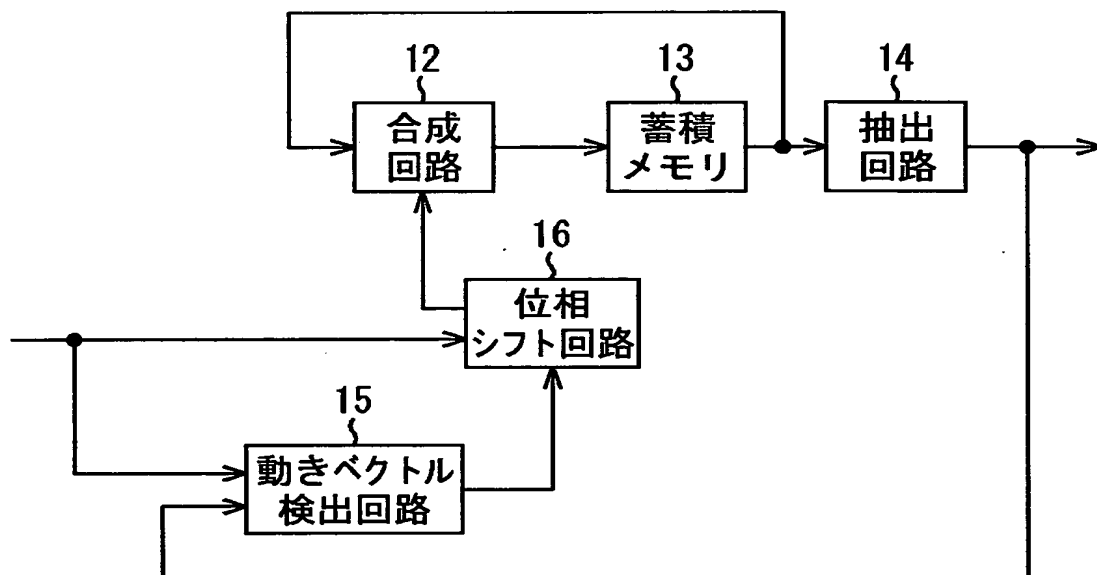
【図 8】



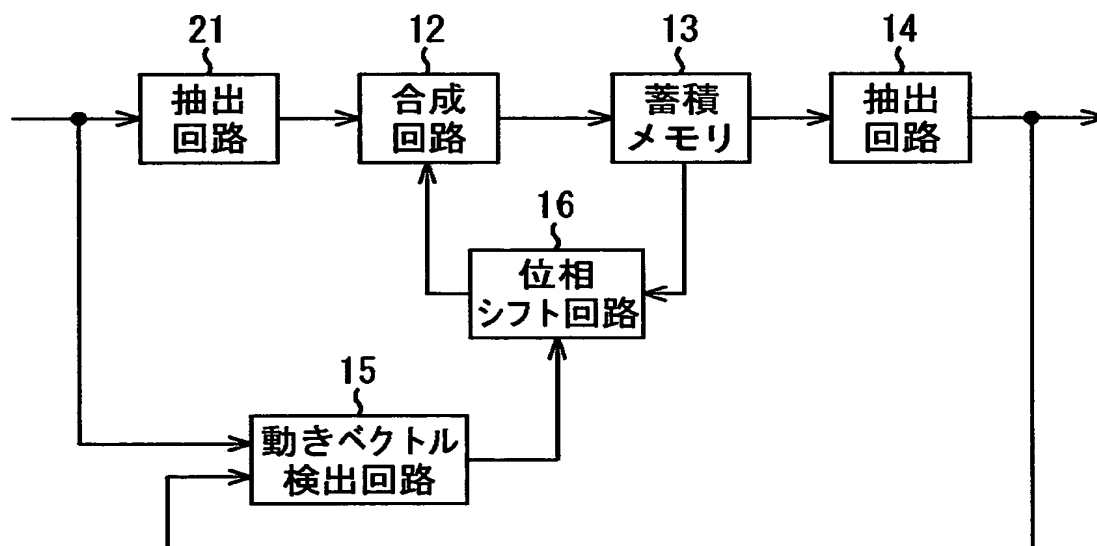
【図 9】



【図 1 0】



【図 1 1】





【書類名】 要約書

【要約】

【課題】 テロップを正確に抽出することができるようになる。

【解決手段】 図 3 (A) に示すように、入力画像であるフィールド A および蓄積画像上のテロップ部分の画素の位相が一致するように、例えば、蓄積メモリから供給された蓄積画像の位相がシフトされる。その結果、図 3 (B) に示すように、テロップ部分は、入力画像の画素のレベル分布がされた状態で、入力画像と蓄積画像が合成される。

【選択図】 図 3

出 願 人 履 歴 情 報

識別番号 [000002185]

1. 変更年月日 1990年 8月30日

[変更理由] 新規登録

住 所 東京都品川区北品川6丁目7番35号

氏 名 ソニー株式会社